

DR. VÍCTOR HUGO PONCE PONCE

Contacto:

Centro de Investigación en Computación del Instituto Politécnico Nacional.

Email: vponce@cic.ipn.mx

Extensión: 56602

Resumen curricular:

Recibió el título de Ingeniero en Comunicaciones y Electrónica de la Escuela Superior de Ingeniería Mecánica y Eléctrica (ESIME) del Instituto Politécnico Nacional (IPN) en 1993, el grado de Maestro en Ciencias en Ingeniería Eléctrica y de Doctor en Ciencias en Ingeniería Eléctrica en el Centro de Investigación y de Estudios Avanzados (CINVESTAV) en 1994 y 2005, respectivamente. De 2007 a 2008, realizó una estancia sabática en la "École Polytechnique de Montréal", estando a cargo del diseño de un circuito integrado como prototipo de sensor de imágenes en tecnología CMOS en el nodo tecnológico de 250 nm, incorporando una nueva tecnología de separación de color sin la necesidad de filtros depositados.

Actualmente, se desempeña como profesor Titular "C" y jefe del Laboratorio de Microtecnología y Sistemas Embebidos en el Centro de Investigación en Computación del IPN.

En la administración ha ocupado los siguientes puestos: 1) Director Interino (01-07-16 al 15-10-16), 2) Subdirector Académico (01-08-14 al 30-06-16) (2º Per.), 3) Subdirector Académico (01-02-11 al 31-07-14 (1er Per.), 4) Encargado del Despacho de la Subdirección Académica (23-03-09 al 31-01-11), 5) Jefe de la Unidad de Investigación en Ingeniería de Cómputo (01-11-08 al 22-02-09.); dichos cargos en el Centro de Investigación en Computación. A su vez, como 6) Subdirector Técnico de la Unidad Profesional Interdisciplinaria en Ingeniería y Tecnologías Avanzadas (01-11-97 al 31-01-01) y 7) Jefe del Departamento de Documentación e Informática de la Unidad Profesional Interdisciplinaria de Biotecnología (01-09-95 al 15-08-96).

Ha graduado 10 alumnos en el nivel de posgrado en el CIC-IPN (1 doctor y 9 maestros) y 8 en el nivel superior (ESCOM y UPIITA). Actualmente dirige 3 alumnos en el nivel maestría (CIC-IPN).

Ha publicado 8 revistas indexadas (2 JCR) y (6 IRMICYT) + 1 JCR (en revisión). Ha publicado 22 trabajos en memorias de congresos internacionales (SCOPUS) y nacionales, más un capítulo de libro. Ha participado en 6 acciones de vinculación y registrado 2 patentes. Ha dirigido 10 proyectos de investigación en el marco de proyectos individuales SIP.

Su labor de investigación se enfoca en el diseño de circuitos integrados analógicos y MEMS, así como en el diseño de plataformas computacionales para sistemas neuromórficos.

